

# PATENT ABSTRACTS OF JAPAN

(11) Publication number: 05103291 A

(43) Date of publication of application: 23,04.93

(51) Int. CI

H04N 5/907

H04N 5/225 H04N 5/781

- (21) Application number: 03290857
- (22) Date of filing: 09.10.91

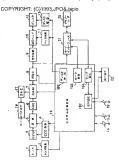
- (71) Applicant.
  - OLYMPUS OPTICAL CO LTD
  - (72) inventor: TSUKAMOTO AKITO

### (54) ELECTRONIC STILL CAMERA

#### (57) Abstract.

PURPOSE: To obtain a camera by which high-speed consecutive photographing is possible and cost efficiency is high by setting the max, value of consecutive photographing based on attribute information such as the access speed or capacity, etc., of a mounted recording medium.

CONSTITUTION: A switch 19 is for indicating consecutive photographing. When the switch 19 is opened and the mounting of a memory card 22 is recognized by a card detecting circuit 164, high-speed consecutive photographing is possible and consecutive photographing speed decided by writing speed corresponding to the memory card at this time is displayed in a display element 20. When the memory card 22 is not mounted even if the consecutive photographing is set by the switch 19, consecutive photographing speed is limited by the recording speed of a magnetic disk so that the display element 20 displays the non-mounting state of the memory card 22 and the consecutive photographing speed of this time. The switch 15 has a function being the same as the conventional one at the time of normal photographing and operates photographing by set consecutive photographing speed while the switch 15 is opened at the time of consecutive photographing.



# (19)日本服物計 (JP) (12) 公開特許公報 (A)

# (11)特許出聯公開番号 特開平5-103291

(43)公開日 平成5年(1993)4月23日

(51)Int.CL <sup>5</sup>		激別記号	庁内整理番号	FI	技術表示箇所
H 0 4 N	5/907	В	7916-5C		
	5/225	Z	91875C		
	5/781	E	7916-5C		

# 案書請求 未請求 請求四の数4(全 11 頁)

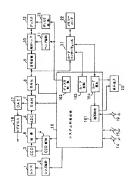
[21]出顯番号	特顯平3290857	(71)出顧人	900000376 オリンパス光学工業株式会社
(22)出期日	平成3年(1991)10月9日		東京都波谷区橋ケ谷2丁目43番2号
		(72)発明者	塚本章人
			東京都接谷区轄ケ谷2丁目43巻2号 オリ
			ンパス光学工業株式会社内
		(74)代班人	弁理士 福山 正博

# (54) 【発明の名称】 置子ステルカメラ

# (57) 【要約】

【目的】所望により高速達写をも可能とするコスト効率 の高い電子スチルカメラを提供する。

【構成】複数積額の記録媒体の装着可能な電子スチルカ メラであって、装着された記録媒体のアクセス速度や容 **職等の属性情報に基づいて連写速度の最大値を設定する** ことにより、初期コストを低くし、高速用メモリカード の退加により高速運写動作を可能としている。



【特許請求の範囲】

【譜求項1】間一の装着部に対して2種以上の記録媒体 を装着可能となし、該装着部に装着された記録媒体の属 性情報に応じて連写速度の最大値を設定するようにした ことを特徴とする電子スチルカメラ。

【請求項2】各装着部に対して2種以上の記録媒体をそ れぞれ装着可能となし、該装着部に装着された各配爆媒 体相互の属性情報をもとにして連昇速度の最大値を設定 するようにしたことを特徴とする電子スチルカメラ。

【請求項3】装着部に装着された各記録媒体のうち、連 写速度の速い方の記録媒体を選択して遵写撮影による幽 像データを一時的に記録させ、非撮影時に、前記選択し た記録媒体に記録されている画像データを別の記録媒体 に転送することを特徴とする請求項2記載の電子ステル

【請求項4】アクセス速度が比較的低速の情報記録媒体 を駆動するための駆動揺とは別途設けられアクセス速度 が比較的高速の情報記録媒体の装着に適合するようにな された 装着部と、

上記装着部に情報記録媒体が装着されたことを検出する 20 検出手段と、

上記検用手段により情報記録媒体が装置されたことが検 出されたときには、比較的高速の速写動作を可能ならし めるための手段と、

を風機してなることを終微とする電子スチルカメラ、 [発明の詳細な説明]

[0001]

【産業上の利用分野】本帯明は、電子スチルカメラに期 L. 特に複数箱類の記録媒体を基套可能な像子ステルカ メラに関する。

[00002]

[従来の技術] 鎖塩フィルムに代えて光学像記録媒体と して磁気ディスク、ICメモリカード等を用いる電子ス チルカメラにおいては、レンズ等の光学系を通した被写 体像(光学像)を、CCD等の光電変換業子上に結像さ せて電気信号に変換して上記カード等の記録媒体に記録 し、また被写体像を静止耐として再生する時には記録媒 体から読み出した電気信号に基づいて再生している。

[0003] 図7には従来の磁気ディスクを記録媒体と して用いた電子スチルカメラの構成例プロック図が示さ 40 れている。かかる構成の菓子スチルカメラでは、スイッ チ14及び15からの操作指示信号をシステム制御回路 1.6が受け、各スイッチの状態に応じてカメラ構成各感 を制御する。スイッチ14が閉じると、システム制御回 路16は、被写体との距離測定等を行い、レンズ駆動回 路2を制御して合施動作を開始させ、レンズ1を移動さ せる。スイッチ15が閉成されると、撮影動作を開始 し、レンズ1からCCD3の擬像面に結像された光学像 が電気信号に変換され、接像回路5に送出される。CC

る。楊像回路5は、CCD3からの剛像信号に対して7 補正処理等の所定の処理を施す。こうして、ィ補正等の 処理が施された信号は、A/Dコンパータ6でデジタル 信号に変換された後、RAM7に影録される。

【0 0 0 4 1 R AM 7 への前後データの記録時は、撥像 同路5から出力される両像データの順番、シーケンスで 書き込まれる。RAM7からは、画像データが複数のプ ロックに分割したブロックデータとして読み出され、符 号化回路8に送出され、直交変換(DCT)処理及び画 像圧縮が行われる。符号化阻路 8 は、システム制御凹路 1.6からの制御信号を受け、RAM7から読み出した上 記プロックに分割した画像プロックデータを直交変換 (本例では、Discrete Cosine Transform:DCT)し、得ら れた信号を信号変換回路9に送出する。信号変換回路9 では、磁気ディスク12への記録に瀕した倍号フォーマ ットに変換して磁気ヘッド10に供給する。変換された 借号は、磁気ヘッド10を介して磁気ディスク12に配 録される。磁気ヘッド10は、システム制御回路16で 制御されるヘッド駆動回路11によって駆動され、所望 場所へ移動される。ディスク駆動回路13は、システム 制御回路16からの制御を受けて磁気ディスク12の回 転を制御する。再生時には、RAM7から読み出したデ ジタル画像データをD/Aコンパータ17によりアナロ グ信号に変換し、ビデオ出力回路18を介してモニタ装 深に出力する。

[0005]

【発明が解決しようとする課題】上述のように、従来の 磁気ディスクを記録媒体として用いた電子スチルカメラ の場合、磁気ヘッドによる磁気ディスクへのアクセスに 要する時間が長くなるため、データ書き込み速度が遅 く、高速な運写が行えない。これは、EEPROMのよ うな比較的安価な半導体メモリを用いたメモリカードを 記録媒体として用いた場合でも間様である。高速連写を 可能とするためには、SRAM構成によるメモリカード を記録媒体として用いれば良いが、SRAMメモリカー ドは高価であり、また用途によっては高速速写が不要な 場合も多く、カメラシステム全体としては無駄が生ず Z.,

【0006】そこで、本発明の目的は、所望により高速 連写をも可能とするコスト効率の高い電子ステルカメラ を提供することにある。

「課題を解除するための手段」 論論の課題を維持するた め、本発明による電子スチルカメラは、同一の装着部に 対して2種以上の記録媒体を禁着可能となし、該監着部 に装着された記録媒体の服性情報に応じて連写速度の部 大値を設定するように構成されている。また、本発明の 他の酸様による電子スチルカメラは、各装着部に対して 2種以上の記録媒体をそれぞれ装蓄可能となし、該装着 D3と機像回路5は、CCD駆動回路4により制御され 50 郷に装着された各記録媒体相互の減性情報をもとにして

速写速取の最大機を設定するように構成されている。ま た、本発別の更に値の整像による電子スチルカメラは、 アクセス速度が比較的批差の情報設度媒体を塑動するための駆移感とは対路設けられアクセン速度が比較的高速 の側板短線域体の影響に滑きさまったなされた臭雑部 と、上記装着部に構御記録媒体が集着されたことを検出 する機は手段と、上記機計量段により情報記録媒体が装 着されたことが限されたときては、比較的高速が 動作る可能ならしめるための手段と、を備えて構成されている。

# [00008]

【作用】本発明では、複数種類の記録媒体を数落可能な 電子エチルカメラであって、装着された記録媒体のアク セス選技や審量等の属性情報に基づいて選等速度の最大 値を数定することにより初閉コストを低くし、高速用メ モリカードの追加により高速速等動作を可能としてい

#### 100091

【実施例】次に、本発明について図面を参照しながら説 明する。図1は、本発明による電子スチルカメラの一実 20 施例を示す構成図である。図1において、図7と同一符 号が付されている構成部は同核機能を有する構成部を示 す。本実施例は、記録媒体として磁気ディスクと高速運 写用のメモリカードの2種類を併用する例である。マイ コン等で構成されるシステム制御同路16は、連写設定 回路161、ディスク制御回路162、カード制御回路 163及びカード検出開路164を含み、ディスク制御 回路162によりヘッド駆動回路11とディスク駆動回 路13とが制御されて磁気ヘッド10が駆動され、ディ スク12へのデータ巻き込み (データ読み出し) が行わ 30 れる。カード制御回路163は、カードインタフェース 21との間で信号授受を行い、メモリカード22へのデ 一夕書き込み、読み出し制御を行う。カード検出回路1 6.4は、カードインタフェース2.1に接続され、メモリ カード22の装着有無を輸出する。つまり、メモリカー ド22が装着されると、カードインタフェース21から カード検出信号がカード検出回路22に送出され、カー ドが装着されていると判定される。

【0010】スイッチ19は、建写を指示するためのスイッチで、このスイッチ19の開放され、且カットド検
出の第164によりメモリカード2つの監着が確認され
るた、高速速号機を写明をし、このことのメモリカー
ド2つながませた。 デ対心の書き込み選問から次定される選挙速度を表示素
デ20に表示する。しかし、スイッチ19により選手組
がが設定されていても、メモリカード22がは著され
いない場合には、達写機影速度は、磁気ディスクの記録
速度で制度されているので、表示素子2のドメモリカー
ドの財産事業級及びたのことでの選手が進度を表示する。ス
イッチ19は、通常機影響には例で17にデオと同様な機能
を有し、選写機拳がは12のプライトの情報をは、他の は設定された速写速度で撮影動作を行わせる。メモリカ ード22が、装着され、強気ディスク12では不可能な 高速度な確享場影指示が為された場合、最老され、符号 化された画像データはメモリカード22に一時的に記録 される。このときには、超気ディスク関係の回路は動作 せず、特権状態にある。

[001] 撮影射片が終了すると、哲号化周階 5 に、 特徴状態に置かれ、メモリカード 2 とに記録されている 開像データをカードインタフェース回路 2 1 を介して信 号変集回路 9 に死立する。信号変換回路 9 で変換された 信号は、磁気ヘッド 1 0 を介して電気ディスク 1 2 につ 級データとして書き込まれる。このように、メモリカー ド2 2 は、一時的なデータ記録のために用いられている ので、DRAMを用いることができる。前、選英ディス り 1 2 が探索すれていない場合でも、メモリカード 2 2 が装着されていない場合でも、メモリカード 2 2 が装着されていない場合でも、メモリカード 2 2 が装着されていない場合でも、メモリカード 2 2

【0012】関1の実施例の動作手順を図2に示すフロ ーチャートを参照して説明する。先ず、磁気ディスク1 2の装着有無を判断し (ステップS1) 、非装着であれ ばメモリカード22の装着の有無を判断する(ステップ S2)。メモリカード22が非装着と判断されたときに は、ステップS1の処理に戻る。メモリカード22が装 着状態にあると判断されると、連写速度を高速 (HIG H) にし (ステップS3)、確容動作処理を行う (ステ ップS4)。ステップS1において、磁気ディスク12 が萎着されていると判断されると、メモリカード22の 装着有無が判断される (ステップS5)。 ここで、メモ リカードが装着されていると判断されると、遂写遠度を 高速 (HIGH) にし (ステップS 6) 、 連写動作処理 を行い(ステップS7), その後、メモリカード22の 記録内容を磁気ディスク12に転送して記録する(ステ ップS8)。また、ステップS5において、メモリカー ド22が装着されていないと判断されると、選挙速度を 低速 (LOW) に設定し (ステップS9)、連写動作処 脚を行う (ステップS10)。DEFの実施例によれば、 所望により高速進写を可能とし、また高速速写が不要で あれば、メモリカードも不要となり、初期コストを抑え ることができる。

[0013] 図3には、米沢門による電子ステルカメラの他の実施例についての構成プロック図が示されている。 図さにおいて、図1と同一符号が付きれている構成の記録は存在して、確気ディスクを、高速の記録は作として、確気ディスクを、高速の記録は作としてメモリカードを用いているのに対して、図3にデオ実施がでは、電流及び落めの場容操作としてメモリカードを用いている例を乗しているのと対して、図3にデオリカードを出している例を乗している。 フまり、戦争とリカードとしてEPROMメモリカード24を、高速メモリカードとしてSRAMメモリカードを用いている。カード制御回路163AMメモリカードを用いている。カード制御回路163AMメモリカードとしてBRAMメモリカードとしてBRAMメモリカードと用いている。カード制御回路163AMメモリカードを用いている。カード制御回路163AMメモリカードとしてBRAMメモリカードとしてBRAMメモリカードとしてBRAMメモリカードとしてBRAMメモリカードとしてBRAMメモリカードと見かている。

163と日極な機能を有し、カードインタフェース21 と23を削御し、カード検出回路164 Aは、Aモリカ ドド2と240 Cやれぞれの影着状態を検出する。メモ リカード22と24とは、たれぞれた対域して定められ でいる際で込み速度、メモリ容易等のカード風性情報が 含まれており、これら属性情報は、カードインタフェー ス21、23及びカード検担回路164 Aを介して属性 判定回路165 T単位をおも、

【0014】さて、メモリカード22が装着されていな いときにスイッチ19により運写撮影動作が設定された to 場合には、属性判定回路165で得られたメモリカード 24の属性情報に対応する書き込み速度から計算された 許容速写達度が達写設定回路161により設定され、こ の連写連度とメモリカード22が非装着状態であること を表示素子20に表示させる。一方、メモリカード22 が装着されているときには、メモリカード22の属性情 報から得られる書き込み速度に基づいて連写速度が計算 され、適写動作が設定される。この適写速度は、メモリ カード24で制限される速写速度よりも高速である。こ の場合、図1に示す実施例と同様に符号化された画像デ 20 ータを一時的にメモリカード22に記録し、撮影が終了 してからメモリカード22に記録されている調像データ をメモリカード24に転送する。本実施例においても、 所望によりメモリカード22を装着することにより高速 連等が可能となる。また、メモリカード22は、一時的 記録用なのでDRAMを用いることができる。

【0015】図3の実施例を図4に示すフローチャート

を参照しなが説明すると、先ず、メモリカード24の装 着有無が判断され(ステップS11)、非装着と判断さ れると、メモリカード22の装着有無が判断される(ス 30 テップS12)。メモリカード22が非装着と判断され たときにはステップS11の処理に戻り、装着状態にあ ると判断されたときにはメモリカード22の属性情報を 読み出す (ステップS13)。 そして読み出された属性 情報に基づいて連写速度を高速(HIGH)に設定する (ステップS14)。また、ステップS11において、 メモリカード24が装着状態にあると判断されると、メ モリカード22の装着有無を判断する (ステップS1 5)。メモリカード22が装着状態にあると判断された ときには、メモリカード22の属性情報を読み出し(ス 40 テップS16)、メモリカード24の属性情報を読み出 し (ステップS17)、連写速度を高速に設定する (ス チップS18)。メモリカード24に記録された撮影画 像データは、メモリカード22に転送され記録される (ステップ819)。一方、ステップ815において、 メモリカード22が装着されていないと判断される、メ モリカード24の属性情報を読み出し(ステップS2 0) 、対応して適写速度を低速(LOW)に設定する (ステップS21)。

【0016】図5には、本発明による電子ステルカメラ 50

の更に急地央集機が示されている。限句において、低速 及び高速期のメモリカードの形状やメモリカードのコネ クタのピン危量が同じ場合。カードインクフェース21 (または23) が両メモリカードへのアクセス可能であ れば、2機輌のメモリカードへのアクセス可能であ れば、2で、本実施制では、カードインクフェース 21を1つとし、カード制弾回路163Bにより制料 し、カード検出回路164B近区域性判定回路165B により、装着されたメモリカードの機模。属性を特定

し、連写撮影時に一時的に関係データを記録するハモリ カードを選択するようにしている。また、低速及び高速 用のメモリカードの形状やそのコネクタのピンを置かり じ場合。1つのカメラにおけるカード別スロットを1億 とし、この1個のスロットに対して上記2種類のフロットでは、上記2種類のスロットに対して上記2種類のは、 は、装着されたメモリカードの種類に応じて選を選定が 自動的に設定される。

[0017] 図6のフローチャートを参照すると、先 ザ、メモリカード22 Bの監轄有無が判定され (ステッ プS31)、装着かりと制防されると、メモリカード2 2 Bの属性である「青き込み/読み出し速度」を読み出 し (ステップ S32)、速序速度を背景する (ステップ S33)。こうして計算された速等速度を定定して (ス テップ S34)、以後の過差処理に終行する。

(0018]上級契解においては、メモリカード級い 総銀気ディスクに書き込まれた開発データを、記録の 速写速度に一級した速度で連続再生可能にする。このた き、窓線時に設定された原水の速度までその解さが行る。 なことは均衡である。また、現在、カード級側のエネケー グにメモリカード即様に後前可能な指か型かードディス クユニット (FID Pe内積にカーマル型の前状のもので、 オクタ自体はメモリカードのものと同性終めもの)が開 第されており、かから超小型ハードディスクユニットを 因1の実施例のメモリカードションに大くて用いることが できる。

#### [0019]

【発明の効果】以上説明したように、本発明による電子 スチルルスラは、複数性師の記録操作を発表可能であ り、装着された記録操作のアクセス速度や音能等の属性 情報に基づいて連写連度の最大値を設定しているので、 初期コストの低い電子スチルカメラを使用でき、また、 高速用のメモリカードを追加するたけで高速運写動作を 可能とする。

#### 【仮面の館風な説明】

【図1】本発明による電子ステルカメラの一実第例を示 す構成プロック図である。

【図2】図1の実施例における動作処理手順を示すフローチャートである。

【関3】本発明による電子スチルカメラの他の実施例を

ボす構成プロック図である。					9 4	言号变换回路	10	磁気へ
[84]	図3の実施例におり	する動作処理手順	を示すフロ		ッド			
-7-4-	-トである。				11 /	ヘッド駆動回路	12	磁気デ
[図5]	本発明による電子ス	スチルカメラの更	に他の実施		ィスク			
例を示す	「構成プロック図であ	5る。			13	ディスク駆動回路	14.1	5, 19
【図6】図5の実施例における動作処理手順を示すフロ					スイッチ			
	- トである。				16	システム制御回路	1.7	D/A
[817]	従来の電子スチルス	フメラの構成プロ	ック図であ		コンパータ			
న.					18	ビデオ出力回路	2.0	表示素
【符号0	)説明]			10	子			
1	レンズ	2	レンズ		21, 23	カー	ドインタフェ	ース
聚動回貨	Fr.				22, 24,	22B Xモ	リカード	
3	CCD	4	CCD		161	<b>東写設定回路</b>	162	ディ
聚動回貨	3				スク制御回路	格		
5	操像回路	6	A/D		163, 1	63A, 163B	カード等	御回路
コンパータ				164, 1	64A, 164B	カード植	出回路	
7	RAM	8	符号化		165, 1	658 属性	判定回路	
函路								

[图2]

